

2008年6月9日

報道関係者各位

株式会社ワイ・ディ・シー

**YDC、高速高周波プリント配線板設計における  
EMC対策の自動化ツール販売開始  
～パターン設計過程でEMCの問題を解決、設計工数を大幅削減～**

株式会社ワイ・ディ・シー（本社：東京都府中市、代表取締役社長：宮坂博、以下 YDC）は、高速高周波プリント配線板設計における EMC（電磁環境適合性）の自動設計支援ツール「EMC ナレッジベースアシストシステム」を販売開始することを発表します。本製品は、CAD システム「CADVANCE -Design プリント配線板設計システム」のシリーズ製品として、本日より、YDC および YDC の販売代理店を通じて販売します。（出荷：本年 10 月～）

「EMC ナレッジベースアシストシステム」は、高速高周波プリント配線板設計において近年課題となっている EMC 対策を、パターン設計段階で包括的に自動処理し、設計効率を飛躍的に向上させるソフトウェアです。従来型の EMC 対策は、設計作業後のシミュレーションにてエラーを検知し、調整作業を行う手法が主流でしたが、本製品により、設計作業の過程でエラー箇所を特定することが可能になるとともに、自動改修（一部機能については調整箇所のガイダンス表示）を行う仕組みにより、設計者の調整作業の負荷を軽減し、総設計工数を 30%～40%削減することができます。

本製品の開発にあたっては、プリント配線板設計の領域において EMC 対策に多くの実績を有する株式会社システムデザイン研究所（本社：神奈川県海老名市、代表取締役社長：久保寺忠）の協力を得ています。同社が有する EMC 対策のノウハウを取り入れることで、バイパスコンデンサの自動配置のみならず、電流ループ経路やシールド面を安定化させる機能など、多側面での設計自動化を実現しました。

昨今、電子機器におけるデータ伝送の高速化要求の流れを受け、プリント配線板においても高速伝送性能への要請が高まっています。一方、データ伝送の高速化に伴う電磁干渉への対応は、経験に基づく高度な設計ノウハウが必要とされるため、設計者のスキル面での課題が指摘されていました。こうした状況に対し、本製品は、EMC 対策に不慣れな設計者でも、少ない工数で品質の高い作業を実現できるようサポートします。

YDC では、初年度 100 ライセンスの販売を予定しています。YDC およびシステムデザイン研究所は、継続して、自動調整の対象範囲を拡大し、設計効率をさらに向上させるための機能強化に取り組んでまいります。

以上

本製品は、2008年6月11日（水）より東京ビックサイトで開催される「JPCA Show 2008」（主催：社団法人日本電子回路工業会（JPCA））に出展されます。

「JPCA Show 2008」の詳細につきましては、こちらの URL をご参照ください。

<http://www.jpca-show.com/show2008/index.html>

### 【「EMC ナレッジベースアシストシステム」の主な特長】

- パターン設計における EMC に関わるエラー修正作業を、自動化（一部機能についてはガイダンス表示）することで、EMC 対策に不慣れな設計者でも、効率的に高品質な設計を行うことができます。
- 設計作業と並行して、シミュレーションの前段階でエラー修正を行うことができるため、設計工数を大幅（30%～40%目安）に削減することができます。
- EMC 対策として必要となる調整ポイントに幅広く対応しています。

#### 主要な機能

- ✓ 電流ループ経路ガイド
- ✓ パイパスコンデンサ自動配置機能
- ✓ 電源ピンバイパスコンデンサ接続ガイド
- ✓ シールド面安定化機能

その他

#### 動作環境

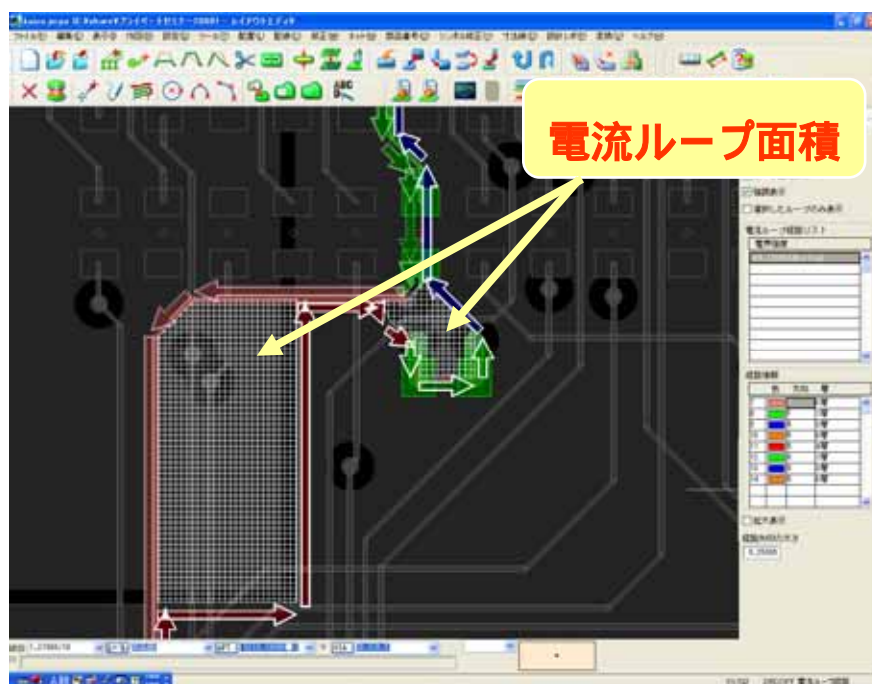
「CADVANCE -Design プリント配線板設計システム」導入環境

#### 提供価格

1ライセンス 200万円

#### 操作画面イメージ（例：電流ループ経路ガイド）

高速信号近傍の電源・グラウンド線で、信号線に沿った電流のリターン経路が存在しているかチェック



#### 「CADVANCE 」について

YDC が開発・販売している CAD システムです。エレクトロニクス業界のスタンダードな CAD システムとして、多くの企業様にご活用いただいています。シリーズ製品である「CADVANCE -Design」は、従来のアナログ/電源配線板から最先端のビルドアップ配線板などの設計にまで対応した次世代 PCB 設計システムです。片面・両面配線板はもとより、多層・フレキシブルプリント配線板、高速信号、ビルドアップ、部品内蔵配線板まで、幅広い設計に対応し、設計作業の効率化をサポートします。

#### **株式会社ワイ・ディ・シーについて**

YDCは1972年創立のシステムインテグレータです。横河電機グループのIT専門企業として、ERP、EAI/EDIソリューション、電気系CADシステムをはじめ、データベースやセキュリティ、ネットワークなど基盤技術をベースとしたシステムインテグレーション事業で豊富な実績があります。URL：<http://www.ydc.co.jp>

#### **株式会社システムデザイン研究所について**

システムデザイン研究所は、2006年に設立された電子製品のノイズ対策支援のコンサルティング会社です。プリント配線板設計、シミュレーション支援、ノイズ対策部品の開発・販売で数多くの実績をもち、国内外で高く評価されています。URL：<http://www.k-sdl.com/>

#### **報道関係者のお問合わせ先**

株式会社ワイ・ディ・シー EDS 営業部 担当：小荒井（こあらい）  
TEL:042-333-6212 E-mail: [koarai@ydc.co.jp](mailto:koarai@ydc.co.jp)